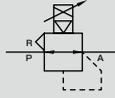




デジタル電空レギュレータ EVD-3000 Series

JIS 記号



仕様

項目	EVD-3100-※08 アナログタイプ (※…0/1/2)	EVD-3100-P08 EVD-3100-P10 パラレルタイプ	EVD-3500-※08 EVD-3500-※10 アナログタイプ (※…0/1/2)	EVD-3500-P08 EVD-3500-P10 パラレルタイプ	EVD-3900-※08 EVD-3900-※10 アナログタイプ (※…0/1/2)	EVD-3900-P08 EVD-3900-P10 パラレルタイプ
使用流体	清浄圧縮空気 (JIS B 8392-1 : 2012 (ISO 8573-1 : 2010) [1 : 3 : 2] 相当)					
最高使用圧力	160kPa		700kPa		1000kPa	
最低使用圧力	設定圧力+50kPa			設定圧力+100kPa		
耐圧力	供給側	240kPa		1050kPa		1500kPa
	出力側	150kPa		750kPa		1350kPa
圧力制御範囲	注1 0~100kPa		0~500kPa		0~900kPa	
電源電圧	DC24V±10% (リップル率1%以下の安定化電源)					
消費電流	0.15A以下 (電源ON時の突入電流0.6A以下)					
入力信号 (入力インピーダンス)	0-10VDC (6.7kΩ) 0-5VDC (10kΩ) 4-20mADC (250Ω)	10bit	0-10VDC (6.7kΩ) 0-5VDC (10kΩ) 4-20mADC (250Ω)	10bit	0-10VDC (6.7kΩ) 0-5VDC (10kΩ) 4-20mADC (250Ω)	10bit
プリセット入力	8点	なし	8点	なし	8点	なし
出力信号	注2 出力精度：±6%F.S.以下、アナログ出力：1-5VDC (接続負荷インピーダンス500kΩ以上) スイッチ出力：NPNまたはPNPオープンコレクタ出力、30V以下50mA以下、電圧降下2.4V以下、PLC・リレー対応					
エラー出力信号	NPNまたはPNPオープンコレクタ出力、30V以下50mA以下、電圧降下2.4V以下、PLC・リレー対応					
ダイレクトメモリ設定	1~100kPa (設定最小幅1kPa、設定分解能1kPa)		5~500kPa (設定最小幅1kPa、設定分解能1kPa)		9~900kPa (設定最小幅1kPa、設定分解能2kPa)	
圧力表示	表示方法	7セグメントLED 3桁、表示精度：±2%F.S.以下				
	表示範囲	0~100kPa		0~500kPa		0~900kPa
	表示分解能	1kPa		1kPa		1kPa
ヒステリシス	注3		0.5%F.S.以下			
リニアリティ	注3		±0.3%F.S.以下			
分解能	注3		0.2%F.S.以下			
繰返し性	注3		0.3%F.S.以下			
温度特性	ゼロ点変動	0.15%F.S./℃以下				
	スパン変動	0.07%F.S./℃以下				
最大流量 (ANR)	注4 700ℓ/min		1500ℓ/min			
ステップ応答	注5 無負荷	0.2sec.以下				
耐振動性	98m/s ² 以下					
周囲温度	5~50℃					
流体温度	5~50℃					
接続口径	IN,OUTポート	接続口径オプション 08…Rc1/4、10…Rc3/8				
	EXHポート	Rc3/8				
取付姿勢	自由					
質量	450g					
保護回路	電源逆接保護、スイッチ出力逆接保護、スイッチ出力負荷短絡保護					

注1：入力信号0%時に1%F.S.以下の残圧があります。(EVD-3100:1kPa,EVD-3500:5kPa,EVD-3900:9kPa)

注2：アナログ出力またはスイッチ出力のいずれか一方の選択になります。

注3：上記特性は、電源電圧24±0.1VDC、周囲温度25±3℃、無負荷、使用圧力をEVD-3100：最高制御圧力+50kPa/EVD-3500,3900：最高制御圧力+100kPaとし、制御圧力10~90%での特性です。また2次側が閉回路の場合に限られ、ブローのような使用方法においては、圧力変動が発生します。

注4：上記特性は、使用圧力を最高使用圧力、制御圧力を最高制御圧力とした時の特性です。

注5：上記特性は、使用圧力を最高使用圧力、ステップ量を

50% F.S. → 100% F.S. とした時の特性です。
50% F.S. → 60% F.S.
50% F.S. → 40% F.S.